BEST AVAILABLE COPY



(11)Publication number:

01-251787

(43)Date of publication of application: 06.10.1989

(51)Int.CI.

H05K 3/32 H05K 1/14

(21)Application number: 63-076613

(71)Applicant: TOSHIBA CORP

(22)Date of filing:

31.03.1988

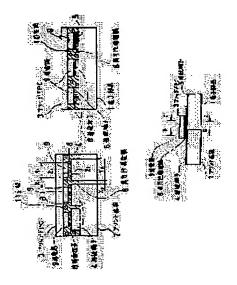
(72)Inventor: KUMOCHI KIYOTAKA

(54) CONNECTING DEVICE FOR ELECTRONIC PARTS

(57)Abstract:

PURPOSE: To make it possible to connect electronic parts and a printed board which have different terminal thicknesses without defective connections by specifying the width of the terminals of the printed board or electronic parts, whichever has thicker connection terminals.

CONSTITUTION: In a case that the connection terminal 5 of an electronic parts 1 thin in terminal thickness is connected, the terminal width Y3 of the connection terminal 4 of a printed board 3 is made larger than the terminal width of the prior art. In the terminal width Y3 of the connection terminal 4 which has been made larger, the space between the neighboring connection terminals 4, 4 is made a very thin dimension of 'X3' in the range that the connection terminals 4, 4 do not short. An area 11 of almost the same ratio as the area of the space 10 formed between the electronic parts 1 and a bridge pass FPC 3 oppositely facing the parts 1 is formed between the printed board 2 and the bridge pass FPC 3 oppositely facing the board 2.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's

decision of rejection]
[Date of extinction of right]





Copyright (C); 1998,2003 Japan Patent Office

公開特許公報(A)

⑩日本国特許庁(JP)

① 特許出願公開

251787

®Int. Cl. 4

識別記号

庁内整理番号

(3)公開 平成1年(1989)10月6日

H 05 K

B-6736-5E F-8727-5E

請求項の数 1 (全4頁) 未請求 塞杳請求

69発明の名称

電子部品の接続装置

頭 昭63-76613 ②特

昭63(1988)3月31日

70発 明 者 地 清 胚 神奈川県横浜市磯子区新杉田町8番地 株式会社東芝生産

技術研究所内

株式会社東芝 ⑪出 顋 人

神奈川県川崎市幸区堀川町72番地

武彦 弁理士 鈴江 70代 理 人

外2名

1. 発明の名称

電子部品の接続装置

2. 特許請求の範囲

プリント基板に形成された複数の接続端子と、 電子 部品に形成された複数の接続端子との間にブ リッジパスFPC(Flexible print Circuitboard) を配し、このブリッジパスFPCと各プリンド盐 板、電子部品との間に同一厚みの異方性導電接着 剤を介装して接続する電子部品の接続装置におい て、前記プリント基板又は前記電子部品のいずれ かの接続端子の厚みが大きい方の電子部品の端子 幅を、電子部品およびそれと対向するブリッジパ スFPC部分との間に形成される空間の垂直方向 の面積と、前記プリント基板およびそれと対向す るブリッジパスFPC部分との間に形成される空 間の垂直方向の面積との比が1:1となるように 設けたことを特徴とする電子部品の接続装置。

3. 発明の詳細な説明

[発明の目的]

(産業上の利用分野)

この発明は、プリント基板に形成された接続 端子と電子部品に形成された接続端子とをブリッ ジバスFPCを用いて接続する電子部品の接続装 置に関する。

(従来の技術)

プリント基板上に電子部品を実装する実装方 法では高さ寸法が大きくなる。そこで、〃カード 形電子機器など、製品の厚みをできるだけ極薄に したい薄形の電子機器では、電子部品を縦方向に 実装するのではなく、第3図に示されるように電 子部品1をブリント基板2の板面と連なるよう様 方向に実装することが行なわれている。この電子 部品1とブリント基板2とを接続する装置として、 電子部品接続用のプリッジFPC X (Flexible print Circuitboard) 3 を用いたものがある。

従来、このような接続装置は、第4図に示され るようにプリント甚板2の様に並べて電子部品1

SEARCH REPORT

BEST AVAILABLE COPY

を配置する。そして、フリント 2 に形成 に形成 に形成 が 2 品 1 に形成 に形成 に形成 に 3 品 1 に 数の 並行な接 端子 4 と の 間に 、 異 方性 導電接 着剤、 例えば 異 方性 専 電 後 で 、 異 方性 専 で 、 異 方 性 専 で 、 異 方 性 専 で 、 異 方 性 専 で 、 異 方 性 可 配 が ス F P C 3 の 複 報 の 専 電 粒 子 の で で れ た ブ リ ッ 子 な に は な 子 の で び か の 専 電 な ア し て 、 な ま な の 接 続 端子 同 志 を 一 本 づ っ を 導 通 さ せ て い た

の、第6図に示されるように電子の端子では、 のはとんど無いような場合は、 その端端子で間(なる)のでは、 では、 なる)のでは、 では、 なるが、 なりで、 ないのでは、 でいるとないのが、 ないのでは、 ないの

そこで、同一厚みの異方性遊電膜6でなく、でなくのの異方性遊電膜6でなりの異方性遊電膜6でなりの異方性遊聴6を用いることが考えられるが、異方性遊電膜6の厚みを途中であが表るためには設備などの大幅な変更が必要であるばかりか、ブリッジパスFPC3に薄い側と厚が出たの方向性が生れるので接続作業も複雑になる不部合があり、よいものではなかった。

この発明はこのような事情に着目してなされた もので、同一厚みの異方性勇電接着剤を用いて、 の間に導電粒子8が入って両者間を導通するようにしている。

(発明が解決しような課題)

ところが、電子部品1の端子厚がプリント基板 2の端子厚と略同じ厚さのときは問題がないもの

端子厚が異なる電子部品とブリント 弦板とを、 接続不良なく接続することができる電子部品の接続 装置を提供することを目的とする。

[発明の構成]

(課題を解決するための手段)

上記目的を達成するために、ブリント基板又は前記電子部品のいずれかの接続端子の厚みが大きい方の電子部品の端子幅を、電子部品およびそれと対向するブリッジパスFPC部分との間に形成される空間の垂直方向の面積との比が1:1となるように設けた。

(作用)

電子部品およびそれと対向するブリッジパス FPC部分と、ブリント基板およびそれと対向するブリッジパスFPC部分との間に形成される空間の面積とが同じであるために、電子部品の接続端子の厚みが著しく薄くとも、同一厚さの異方性 専電接着剤を電子部品およびブリント基板とブリ 以下、この発明を第1図および第2図に示す 一実施例にもとづいて説明する。なお、本実施例 において、電子部品1とブリント基板2との接続 遅りは「従来の技術」の項で述べたものと同じの でその説明を省略し、この項では要部となる部位 について説明することにする。

すなわち、第1図は第4図で示された接続例のB-B線に沿うブリント基板2側の断面を、第2図は同じくC-C線に沿う電子の技術」の第5図でれぞれ示し(いずれも「従来の技術」の第5図の断面に相当するもの)、本境のでは端子原が著しく薄い電子部品1の接続端子4の端子幅Y3を、第3図にいる(Y3>Y2)。そして、大きくした接続端子4の端子に、大き

大きくなることは、それだけ接着する面積が増え るので接続強度を高めることができる。

て、隣接する接続端子4、4の間隔を、第2図に 示す「X2」なる寸法から、接続端子4、4が短

なお、一実施例では異方性導電接着剤として異 方性導電膜を使用したが、これに限らず、異方性 導電接着剤をシーラにより直接ブリント基板およ び電子部品に塗布して使用するようにしてもよい。 [発明の効果]

以上説明したようにこの発明によれば、同一厚みの異方性導電接着剤を用いて、端子厚が異なる電子部品とブリント基板とを、接続不良なく接続することができる。しかも、ブリント基板の端子面積が増える分、接続強度を高めることができる。

4. 図面の簡単な説明

第1図および第2図はこの発明の一実施例を示し、第1図はブリッジパスFPCを用いて接続した電子部品およびブリント基板のうちのブリント基板側の接続構造を示す断面図、第2図はその電子部品側の接続構造を示す断面図、第3図は従来のブリッジパスFPCを用いたブリント基板に

話しない範囲で「X、」なる極知寸法にして、電子部品1とこれに対向 リッジパスFPC3との間に形成される空 の 面積と略同じ比率の空間の面積11をブリント 基板2とこれに対向するブリッジパスFPC3との間に形成するようにしている。なお、「2。」は接続端子5の厚みを示す。

しかして、このようにブリント基板2の接続端子4の幅寸法を大きくしたことは、電子部品1とブリント基板2との各接続端子4、5に、ブリッジパスFPC3に付けた同一厚みの異方性導電膜6中の現ち性が過去といけば、異方性導電膜6中の導電粒子8が接続端子4、5と専電路9との間に介在して両者を導通させるとともに、それら導電に機接した空間に渡って異方性導電膜6の接部成分が過不足なく充満されていくことになる。

したがって、電子部品1側で考慮された一定厚の異方性専電膜6を使用して、電子部品1とブリント基板2とを接続不良なく良好に接続させることができる。しかも、ブリント基板2の端子幅が

1 … 電子部品、 2 … ブリント基板、 3 … ブリッジパスFPC、 4 、 5 … 接続端子、 6 … 異方性専電接着剤(異方性導電膜) 、8 … 導電 粒子、 9 … 導電路、 1 0 、 1 1 … 空間。

出願人代理人 弁理士 鈴 江 武 彦

